

В. І. Бондар

Нестеренко Сергій Анатолійович



НЕСТЕРЕНКО Сергій Анатолійович (01. 10. 1952, Одеса) – фахівець у галузі комп'ютерних мереж та інформаційних технологій. Доктор технічних наук (2004), професор (2005). Закін. Одес. політех. інститут (1975), де відтоді й працює (нині університет): від 2004 – декан факультету автоматики та обчислюв. техніки, від 2009 – проректор з наук.-пед. та вихов. роботи, водночас 2010–14 – завідувач кафедри комп'ютер. інтелектуал. систем і мереж. Головний редактор журналу «Прикладні аспекти інформаційних технологій» (від 2018). Наукові дослідження: комп'ютерні мережі, системи автомат. проектування, штуч. інтелект, інформ. системи.

Основні праці

Анализ пропускной способности стека протоколов // Тр. Одес. политех. університета. 2002. Вып. 2; Процедура оптимізації характеристик функціонування комп'ютерних мереж в умовах нечітко заданих параметрів // Наук. вісн. Чернів. університету. 2014. № 9; Experimental based approach of bit error rate measurement in 802.11 wireless networks // Вісн. Черкас. технол. університету. 2015. № 3; Алгоритм построения онтологии бизнес процессов при проектировании распределенных информационных систем // Электротех. и компьютер. системы. 2015. № 19.

Бібліографічний опис:

Нестеренко Сергій Анатолійович / В. І. Бондар // Енциклопедія Сучасної України [Електронний ресурс] / Редкол.: І. М. Дзюба, А. І. Жуковський, М. Г. Железняк [та ін.] ; НАН України, НТШ. – К. : Інститут енциклопедичних досліджень НАН України, 2021. – Режим доступу: <https://esu.com.ua/article-73788>

2001-2025 © Ця енциклопедична стаття захищена авторським правом згідно з чинним законодавством України ([докладніше](#)).