ISBN: 966-02-2074-X
DOI: 10.5281/zenodo.23595009



СИ́ТНИКОВ Валерій Степанович (01. 01. 1956, м. Чита, РФ) — фахівець у галузі обчислювальної техніки. Доктор технічних наук (2005), професор (2006). Закінчив Одеський політехнічний інститут (1978), де відтоді й працює (нині Національний університет «Одеська політехніка»): від 2003 — професор кафедри комп'ютерних систем. Наукові дослідження: моделювання аналогових схем; оброблення сигналів у спеціалізованих комп'ютерних системах.

Основні праці

Моделювання в схемотехніці: застосування матриць і графів для опису моделей і аналізу електронних схем: Навч. посіб. О., 2001 (співавт.); Оценка верхней границы ошибок квантования в цифровом фильтре с фиксированной точкой // Автоматика. Автоматизация. Электротехнические комплексы и системы: Сб. Хн., 2003. № 1; Анализ коэффициентов перестраиваемого цифрового фильтра в контуре управления // Електромашинобудування та електрообладнання. 2005. Вип. 65 (співавт.); Анализ критериев аппроксимации амплитудно-частотной характеристики устройства // Холодильна техніка і технологія. 2006. № 1 (співавт.); Сприйняття елементів когнітивної системи в робототехніці // Електротехнічні та комп'ютерні системи. 2023. № 38 (співавт.); Evaluating Data Replication Models for Improving the Efficiency of Distributed Microservice Systems // International J. of Computing. 2026. Vol. 25, № 2 (співавт.).

С. А. Нестеренко

Бібліографічний опис:
Ситников Валерій Степанович / С. А. Нестеренко // Енциклопедія Сучасної України [Електронний ресурс] / Редкол.: І. М. Дзюба, А. І. Жуковський, М. Г. Железняк [та ін.] ; НАН України, НТШ. — К. : Інститут енциклопедичних досліджень НАН України, 2026. — Режим доступу: https://esu.com.ua/article-894374

2001–2026 © Ця енциклопедична стаття захищена авторським правом згідно з чинним законодавством України (докладніше).